

Family list

6 family members for:

JP3015957

Derived from 3 applications.

- 1 **Multiuser dynamic cache.**
Publication Info: **EP0359923 A2** - 1990-03-28
EP0359923 A3 - 1991-01-09
- 2 **METHOD OF ADJUSTING SIZE OF DATA-CASH**
Publication Info: **JP1958802C C** - 1995-08-10
JP3015957 A - 1991-01-24
JP6090685B B - 1994-11-14
- 3 **Arbitral dynamic cache using processor storage**
Publication Info: **US4947319 A** - 1990-08-07

Data supplied from the **esp@cenet** database - Worldwide

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 03-015957

(43)Date of publication of application : 24.01.1991

(51)Int.Cl.

G06F 12/08

(21)Application number : 01-184883

(71)Applicant : INTERNATL BUSINESS MACH CORP <IBM>

(22)Date of filing : 19.07.1989

(72)Inventor : BOZMAN GERALD P

(30)Priority

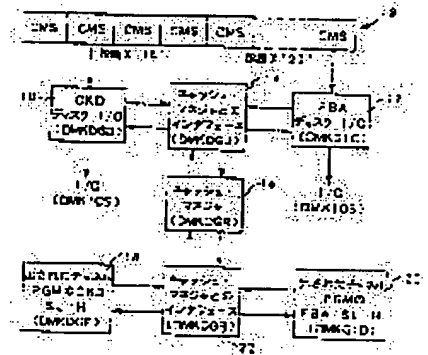
Priority number : 88 244976 Priority date : 15.09.1988 Priority country : US

(54) COMPUTER SYSTEM

(57)Abstract:

PURPOSE: To dynamically and adaptively change the memory size in accordance with the competitive request by judging the request for the memory resources and varying the size of data cache based on prescribed parameters.

CONSTITUTION: A new module DMKDGJ 14 interprets a channel program and generates the parameter list of a cache manager DMKDGC 16. If all blocks are within the cache, a diagnosis is simultaneously conducted, all blocks are copied in the buffer of a user and if a cache miss exists, a normal asynchronous process is conducted. After an I/O is completed, new blocks are updated and cache is inserted, i.e., respective CKD and FBA second level interruption handle(SLIH) DMK DGF 18 and DMKGIO 20, the interface with the new modules and the parameter list of DMKDGR 22-DMKDGC 16 are generated. Thus, the size of the data cache is dynamically made adaptive.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

⑨ 日本国特許庁(JP)

⑩ 特許出願公開

⑫ 公開特許公報(A) 平3-15957

⑤ Int. Cl.⁵

識別記号

庁内整理番号

⑬ 公開 平成3年(1991)1月24日

G 06 F 12/08

3 2 0

7010-5B

審査請求 有 請求項の数 1 (全9頁)

⑭ 発明の名称 データ・キャッシュのサイズ調整方法

⑰ 特 願 平1-184883

⑱ 出 願 平1(1989)7月19日

優先権主張 ⑲ 1988年9月15日 ⑳ 米国(US) ㉑ 244976

⑳ 発 明 者 ジェラルド・パーク アメリカ合衆国ニュー・ジャージー州オークランド、ラマーボ・ヴアレイ・ロード609番地

㉒ 出 願 人 インターナショナル・アメリカ合衆国10504、ニューヨーク州 アーモンク(番地なし)
ビジネス・マシーンズ・コーポレーション

㉓ 代 理 人 弁理士 頓 宮 孝一 外1名

明 細 書

1. 発明の名称 データ・キャッシュのサイズ調整方法

2. 特許請求の範囲

複数のソフトウェア・コンポーネントを持ち、有限のメモリ・リソースを持つコンピュータで実行されるアプリケーション・プログラムをその下で走らせるコンピュータ・オペレーティング・システムにおけるデータ・キャッシュのサイズ調整方法であって、

上記ソフトウェア・コンポーネント及び上記アプリケーション・プログラムによる上記メモリ・リソースに対する要求を判断し、

所定のパラメータに応じて上記データ・キャッシュのサイズを変更する

ことを特徴とする方法。

3. 発明の詳細な説明

A. 産業上の利用分野

本発明は一般にコンピュータの分野、特にコンピュータで使用される動的キャッシュに関する。

B. 従来技術及びその問題点

データ・キャッシュは技術的に広く知られ、多種類のコンピュータで動作を向上させるために用いられている。本発明は主として一般にディスクとして知られている直接アクセス記憶装置(DASD)とのI/O動作を高めるのに役立つキャッシュについて記述する。

このようなキャッシュは主記憶装置の一部、即ちディスクに常駐するデータ・ファイルの頻用される部分を包含するバッファとして作動するメモリを用いる。主記憶装置(一般に固体RAM)のアクセスは通常はディスク(機械的な装置)のアクセスよりもかなり速い。プロセッサが必要とすると見込まれるデータを実際にプロセッサが必要とする以前にメモリに持込むことにより、種々のファイルI/Oの実行を大幅に向上させることが